WHLink使用说明

版本: V2.0

https://wch.cn

1 WH Link

1.1 模块简介

WHH Link模块可用于沁恒 NESC-V架构 MCU在线调试和下载,也可用于带有 SVD/JTAG 接口的 ARM 内核 MCU 的在线调试和下载。同时带有一路串口,方便调试输出。目前有四种 WCH Link 包括 WCH Link、WCH Link WCH DAPLink和 WCH LinkW 如图一所示。



图一 WH Link 实物图

图二 WH Link 模式

模式	状态指示灯	IDE	支持芯片		
RISC-V	空闲时蓝灯常灭	MunRiver Studio	本公司支持单/双线调试的 MSC-V 核芯片		
ARM	空闲时蓝灯常亮	Keil/MunRiver Studio	支持 SVD/JTAG接口的 ARM核芯片		

表一 WH Link 模式

1.2 模式切换

方式一:使用 MunNaver Studio 软件切换 Link模式(该方式适用于 WH Link、WH Link A WH LinkW

- ① 点击快捷工具栏中的 🚔 🗹 箭头,弹出工程下载配置窗口
- ② 点击 Target Mide 右侧 Query, 查看当前 Link 模式
- ③ 点击 Target Mide 选项框,选择目标 Link模式,点击 Apply



方式二: 使用 WCH LinkUtility 工具切换 Link 模式

- ① 点击 Active WH Link Mde 右侧 Get, 查看当前 Link 模式
- ② 点击 Active WH Link Mode 选项框,选择目标 Link 模式,点击 Set

方式三:使用 ModeS 键切换 Link 模式(该方式适用于 WCH LinkE-RO-1v2、WCH DAPLink-RO-2v0 和 WCH LinkWRO-1v1 及以上版本)

① 长按 ModeS 键后将 Link上电

注:

- (1) 下载和调试时, 蓝灯闪烁。
- (2) 后续使用时, Link保持切换后的模式。
- (3) 扫描 Link 背面二维码,即可打开 WH Link 仿真调试器模块网址。
- (4) WH Link 仿真调试器模块网址: <u>https://www.wch.cn/products/WH Link.html</u>
- (5) Munkiver Studio获取网址: https://neuriver.com
- (6) WH LinkUtility获取网址: https://www.wch.cn/downloads/WH LinkUtility_ZIP.html
- (7) WHSPStudio获取网址: https://www.wch.cn/downloads/WHSPFool_Setup_exe.html

(8)WH Link、WH Linke 和 WH LinkW支持 LinkW 和 LinkDP WNSB模式切换; WH DPLink支持 LinkDP WNSB和 LinkDP HD模式切换。

1.3 串口波特率

表二]	WH Link	串口支	こ持波特率
------	---------	-----	-------

1200 24	100 4800	9600	14400
---------	----------	------	-------

10000	201400	~~~~~~	44 7000	000.400
19200	38400	57600	115200	230400

表三 WH Linke/DAPLink/LinkW串口支持波特率

1200	2400	4800	9600	14400	19200
38400	57600	115200	230400	460800	921600

注:

(1) 图一中排针 尼尔和 刀X为串口收发引脚,串口支持波特率见上表。

(2) Wm7下需安装 CDC 驱动。

(3) 若重新拔插 Link, 需重新开启串口调试助手。

1.4 功能对比

表四 Link 功能和性能对比表						
功能项	WH Link-RI-1v1	WH Linke-R0-1v3	WCH DAPLink- RO- 2v0	WH LinkWR0-1v1		
TASC-V模式	4	~	×	~		
ARMSVD模式-HD设备	×	×	4	×		
ARMSVD模式-WINLSB设备	4	~	4	1		
ARMJTAG模式-HD设备	×	×	4	×		
ARMIJTAG模式-WINLSB设备	×	~	4	1		
 ModeS键切换模式	×	4	4	4		
	×	~	×	×		
串口离线升级固件	4	×	×	×		
USB离线升级固件	4	×	4	~		
3.3W/5W电源输出可控	×	~	4	~		
高速 USB2.0转 JTAG 接口	×	~	×	×		
	×	×	×	~		
	MunRiver Studio	MunRiver Studio		MunRiver Studio		
下载工具	WH LinkUtility	WH LinkUtility	Koil Wision5	WH Linkutility		
	Keil uVision5	Keil uVision5		Keil uVision5		
	Keil V5.25 及以	Keil V5.25 及以上		Keil V5.25 及以上		
第11 又行版平	上版本	版本	的	版本		

23 引脚连接

表五 Link支持芯片型号

常用芯片型号	WCH Link	WCH LinkE	WCH DAPLink	WH LinkW
CHB2V003	×	~	×	1
CH643/CH82X035_X034_X033/CH82L103	×	~	×	~
CHB2V10x/CHB2V20x/CHB2V30x	1	~	×	~
CH569/CH573/CH583	1	~	×	×
CH59x/CH641/CH645	×	~	×	×
CHB2F10x/CHB2F20x/CH579/	,	,		,
支持 SWD 接口的友商芯片	◀	~	~	~
支持 JTAG 接口的友商芯片	×	~	~	1

表六 常用芯片引脚连接

常用芯片型号	SWIO	SWIK
CH569	PA11	PA10
СЊ79	PR16	PR1 7
CH573/CH583/CH59x	PR14	PR1 5
CH543/CH82X035_X034_X033	PC18	PC19
CHB2V003	PDI	-
CH541	PBO	-
CHE45	PAO	PA1
CIB2V10x/CIB2V20x/CIB2V30x/CIB2F10x/CIB2F20x /CIB2L103	PA13	PA14

JTAG 接口引脚名称	JTAG调试接口	引脚分配			
IMS	JTAG模式选择	PA13			
ТСК	JTAG 时钟	PA14			
TH	JTAG数据输入	PA15			
TDO	JTAG数据输出	PB3			

表七 SIM2HUxxx JIAG 接口	33	脚连接
----------------------	----	-----

注:

(1) Link最大支持线长: 30cm 如下载过程不稳定,可尝试将下载速度调低。

(2) JTAG模式, WH Linke RO-1v3, WH DAPLink- RO-2v0硬件版本开始支持, 之前硬件版本不支持。

(3) WH LinkE 高速版本仅针对 CHB2F20x/CHB2V20x/CHB2V30x进行提速。

(4) CI569、CI579、CI573、CI583、CI59x,若要使用 Link进行下载或调试,需使用官方 ISP工具 开启两线调试接口,使用时需注意 Link模式。步骤如下:

- 打开 WHSPStudio工具,待测芯片进入 BODT模式
- · CH669 需短接 HDD和 CND, 通过 U口上电;
- · CH573/CH583/CH59x 需长按 Download 键,通过 U口上电;
- WHISPStudio工具会自动弹出适配窗口,点击开启两线调试接口

3 Keil 下载与调试

3.1 设备切换

WH DAPLink支持 ARM模式-WNUSB设备和 ARM模式-HD设备两种模式,可通过 WH LinkUtility 工具(或长按 ModeS 键后将 Link上电)切换两种设备模式。WH Link、WH LinkE 和 WH LinkWQ支 持 ARM模式-WNUSB设备模式。

Connected WCH-Link List:	DAP Link [#1]	~	Refresh		
Active WCH-Link Mode:	WCH-LinkDAP-WINUSB	\sim	Get	Se	t
-	WCH-LinkRV		-		
Operation Result: 🔣	WCH-LinkDAP-WINUSB WCH-LinkDAP-HID		Result Collect:	Succ:0 Total:0	Clear

表八 WH DAPLink 设备

设备	支持 Link	Keil支持版本
	WH Link	
	WH LinkE	Keil V5.25 及以上版本
AHVI 误式 - VINLSB 设备	WCH DAPLink	ARMCMSIS V5.3.0及以上版本
	WH LinkW	
ARM模式-HD设备	WH DAPLink	所有版本 Keil 都支持

注:

(1) WH Link, WH Linke, WH DAPLink和 WH LinkW出厂默认为 WNISB设备模式。

(2) WH DAPLink- RD-1vO通过长按 IAP键上电切换两种设备模式。

(3) WH Link Link Jity 工具开启会占用 Link 设备,导致 Keil 软件无法识别到 Link。

3.2 下载配置

① 点击工具栏中的 🔊 魔法棒, 弹出 Options for Target 对话框, 点击 Debug, 选择仿真器型号



② 点击 Use 选项框,选择 CMSIS-DAP Debugger

③ 点击 Settings 按钮, 弹出 Cortex-MTarget Driver Setup 对话框

WCH CMSIS-DAP	SWDIO 0x2BA01477 ARM CoreSight SW-DP	Up
Max Clock: 10MHz	Add Delete Update	AP: 0x00
Debug Connect & Reset Options Connect: Normal ▼ Reset ▼ Reset after Connect Lon Debug Accesses	et: SYSRESETREQ Cache Options Cache Options Cache Code Vent Cache Amemory Download	id Options y Code Download nload to Flash

Serial No:显示正在使用的调试适配器的标识符,当连接多个适配器时,可通过下拉列表来指 定适配器。

SWDevice: 显示连接设备的设备 ID和名称。

Port:设置内部调试接口 SW或 JTAG。(WH LinkE- RO- 1v3、WH DAPLink- RO- 2v0 和 WH LinkW RO- 1v1 两种接口都支持)

Max Clock: 设置与目标设备通信的时钟速率。

④ 点击 Flash Download, 进行下载配置

Download Function: 配置选项

- **Erase Full Chip**: 全片擦除
- **Erase Sectors**: 部分擦除
- Do not Erase: 不擦除
- Program 编程
- Verify: 校验
- Reset and Run: 复位后运行

RMfor Algorithm 配置 RM空间的起始地址和大小

我司 CHB2F103 系列芯片 RAM空间大小为 0x1000,CHB2F20x 系列芯片 RAM空间大小为 0x2800。

Programming Algorithm 添加算法文件

算法文件在安装芯片器件包之后已经自动添加,点击 🕊即可。

⑤ 完成上述配置后,点击 🔍 关闭对话框。点击工具栏中的 💐 图标,即可进行代码烧录

3.3 调试

- ① 点击工具栏中的 🔍 调试按钮,进入调试页面
- 2 设置断点

	158	- */
	159	int main (void)
	160 -	
	161	ul6 i;
	162	
\square	163	<pre>Delay_Init();</pre>
	164	USART_Printf_Init(115200);
۲	165	<pre>printf("SystemClk:%d\r\n",SystemCoreClock);</pre>
	166	
	167	ADC_Function_Init();
۲	168	printf("CalibrattionValue:%d\n", Calibrattion_Val);
	169	
	170	DMA_Tx_Init(DMA1_Channell, (u32)&ADC1->RDATAR, (u32)TxBuf, 1024);
	171	DMA_Cmd(DMA1_Channell, ENABLE);
	172	
	173	ADC_RegularChannelConfig(ADC1, ADC_Channel_2, 1, ADC_SampleTime_239Cycles5);
	174	ADC SoftwareStartConvCmd(ADC1, ENABLE):

③ 基本调试指令

👫 复位:对程序进行复位操作。

国 全速运行: 使当前程序开始全速运行, 直到程序遇到断点时停止。

🔁 单步跳入调试:执行单条语句,如果遇到函数,则会进入函数内部。

单步跳过调试:执行单条语句,遇到函数不会进入函数内部,而是全速运行函数,并跳到下
 一条语句。

① 单步返回调试: 全速运行当前函数后面所有内容, 直到函数返回上一级。

④ 再次点击工具栏中的 🔍 调试按钮,退出调试

4 MunRiver Studio下载与调试

4.1 下载配置

- ① 点击工具栏中的 🚔 🖬 箭头,弹出工程下载配置窗口
- ② 点击 **Disable Read-Protect** 按钮, 解除芯片读保护



③ 目标配置,主要内容如下:

	MCU Type:芯片型号				
	ProgramAddress:编	程地址			
	CLK Speed: 两线调试	速度			
	Target File: 目标文	件			
4	配置选项				
		Options			
		Erase All	Program	🗹 Verify	Reset and run
	Erase All :全片擦除				
	Program 编程				

Program 编程 Verify: 校验 Reset and run: 复位后运行

⑤ 点击 Apply and Close,保存下载配置。点击工具栏中的 🚔 图标,即可进行代码烧录,结果显示在 Console 中

4.2 调试

① 进入调试页面

方式一: 点击工具栏中的 🆠 调试按钮, 直接进入调试页面。

方式二:点击工具栏中的 ♥▼箭头,选择 Debug Configurations,弹出调试配置页面。双击 GDB OpenOCD MS Debugging,生成 obj 文件,选择 obj 文件,点击右下角 Debug 按钮,进入调试页面。

2 设置断点

C main.c S	3 🔝 startup_ch32v00x.S	- 8
132 *	Greturn none	^
133 *	<i>I</i>	
134 [©] in	t main(void)	
135 {		
136	ul6 i;	
137		
138	<pre>Delay_Init();</pre>	
139	USART_Printf_Init(115200);	
9 140	<pre>printf("SystemClk:%d\r\n", SystemCoreClock);</pre>	
141		
142	ADC_Function_Init();	
143		
144	DMA_Tx_Init(DMA1_Channell, (u32)&ADC1->RDATAR, (u32)TxBuf, 10);	
145	DMA_Cmd(DMA1_Channell, ENABLE);	
146		
147	<pre>ADC_RegularChannelConfig(ADC1, ADC_Channel_2, 1, ADC_SampleTime_24lCycles);</pre>	
148	ADC_SoftwareStartConvCmd (ADC1, ENABLE);	
149	Delay_Ms(50);	
150	ADC_SoftwareStartConvCmd (ADC1, DISABLE);	
151		1.0
1520	for $(i = 0; i < 10; i++)$ {	_
153	<pre>printf("%04d\r\n", TxBuf[i]);</pre>	
154	Delay_Ms(10);	-
155	3	
156		~

③ 基本调试指令

🍐 复位:对程序进行复位操作。

▶ 全速运行: 使当前程序开始全速运行, 直到程序遇到断点时停止。

■ 终止调试:退出调试。

🎐 单步跳入调试:执行单条语句,如果遇到函数,则会进入函数内部。

📀 单步跳过调试:执行单条语句,遇到函数不会进入函数内部,而是全速运行函数,并跳到下 一条语句。

🚅 单步返回调试:全速运行当前函数后面所有内容,直到函数返回上一级。

④ 点击 📕 按钮,退出调试

4.3 其他功能

4.3.1 设置芯片读保护



使能芯片读保护状态



4.3.2 Code Flash 全擦

MunRiver Studio 可以通过控制硬件复位引脚或重新上电对芯片的用户区进行全部擦除。通过 重新上电控制擦除,需使用 Link 为芯片供电;通过硬件复位引脚控制擦除,需连接芯片与 Link 的复 位引脚。(仅 WH Linke、WH DAPLink和 WH LinkW支持)

433关闭两线调试接口

针对除 CHB2 系列外的芯片,可通过关闭两线调试接口,开启代码和数据保护。



434芯片内存分配

针对大容量通用型(连接型/互联型/无线型)芯片,可通过 MunRiver Studio进行内存分配, 详情请参考 CH82FV2x_V3xRM手册的用户选择字章节。

Memory Assign:	256K+64K ~	Query	Apply
Clear Code Flash:	192K+128K 224K+96K	Ар	ply
	256K+64K		
Target	288K+32K		

5 WH Linktility 下载

5.1 下载配置

- ① 点击 🍜 图标,连接 Link
- ② 选择芯片型号

MCU Core: RISC-V V Series: CH32V00X V Address: 0x08000000 V

3	配置选项
৩	能直匹り

		Erase All	Program	Verify	Reset and Run
	Erase All :全片擦	除			
	Program 编程				
	Verify: 校验				
	Reset and run: 复	位后运行			
4	解除芯片读保护,设	置两线调试速	度		
		O Enable MCU Coo	le Read-Protect	Disable MCU	Code Read-Protect
		CLK Speed: High	1 ×		
5	点击 🕒 图标,添加	固件			
6	点击 🖾 图标,执行	下载			
5. : 5. :	28 其他功能 28.1 查询芯片信息				
	点击 💼 图标,查试	甸芯片信息			

Name	Value
MCU UID	17-9f-ab-cd-7f-b4-bc-48
Flash Size	16 KB
Read-Protect	
Link Version	V2.8

MUUD: 芯片 ID Flash Size: 芯片 Flash大小 **Read Protect**:芯片读保护状态 Link Version: Link 固件版本

5.2.2 设置芯片读保护



5.2.3 读取芯片 **Flash**

点击 📄 图标,读取芯片 Flash

1	Chip Fl	ash	A	ddr:	0x	8	0000	000		~	S	ize:	0x	40	00		Data Width:	16bytes	~ [Show /	ASCII	Clear	
	3FA0	:FF	FF	FF	FF	FF	FF	FF	FF	FF	FF	FF	FF	FF	FF	FF	FF						~
	3FB0	:FF	FF	FF	FF	FF	FF	FF	FF	FF	FF	FF	FF	FF	FF	FF	FF						
	3FC0	:FF	FF	FF	FF	FF	FF	FF	FF	FF	FF	\mathbf{FF}	FF	FF	FF	FF	FF						
	3FD0	:FF	FF	FF	FF	FF	FF	FF	FF	FF	FF	\mathbf{FF}	FF	FF	FF	\mathbf{FF}	FF						
	3FE0	:FF	FF	FF	FF	\mathbf{FF}	FF	\mathbf{FF}	FF	FF	FF	\mathbf{FF}	FF	\mathbf{FF}	FF	\mathbf{FF}	FF						
	3FF0	:FF	FF	FF	FF	\mathbf{FF}	FF	FF	FF	FF	FF	\mathbf{FF}	FF	FF	FF	\mathbf{FF}	FF						
	4000	:																					v

5.2.4 Code Flash 全擦

WH LindUtility 工具可以通过控制硬件复位引脚或重新上电对芯片的用户区进行全部擦除。通 过重新上电控制擦除, 需使用 Link 为芯片供电; 通过硬件复位引脚控制擦除, 需连接芯片与 Link 的 复位引脚。(仅 WCH Linke、WCH DAPLink和 WCH LinkW支持)

5.2.5 电源输出可控

WH LinkUtility 工具可控制 Link 电源输出。点击 Target, 在下拉列表中可选择开启/关闭电源 3.3V/5V输出。(仅WH Linke、WH DAPLink和WH LinkW支持)



5.2.6 自动连续下载

勾选 Auto download when WCH Link was linked,可实现工程自动连续下载。

Firmware:			
	🖞 Auto download when WCH-Link was linked	Detection Interval(S):	5

5.2.7 多设备下载

WH LinkUtility 工具可以识别多个 Link 设备。当连接多个 Link 时,可通过 Connected WH Link List 选项框选择指定 Link 设备进行下载。

Connected WCH-Link List:	RISC-V Link [#1] V	Refresh		
Active WCH-Link Mode:	RISC-V Link [#1] RISC-V Link [#2]	Get	Se	t
Operation Result: 😑	RISC-V Link [#3]	Result Collect:	Succ:0 Total:0	Clear
17:21:12:490>> Connected	d RISC-V mode WCH-Link Cnt:3			

5.2.8 关闭两线调试接口

针对除 CHS2 系列外的芯片,可通过关闭两线调试接口,开启代码和数据保护。

Γ

Name	Value				
MCU UID					
Flash Size					
Read-Protect					
Link Version					
Disable Two-Line Interface					

5.2.9 用户选择字配置

针对 CHB2 系列芯片,可通过 WCH LinkUtility 工具进行用户选择字配置,详情请参考芯片 RM手 册的用户选择字章节。

DATA0: 0x FF	Disable Standby-Mode RST			Enable Soft-Ctrl IWDG			
			l		ichghorod p	in ocacao mie	11112110
WRP0: 0x FF 🗹 0	⊻ 1	2	⊠ 3	⊻ 4	<mark>∕ 5</mark>	6	∀ 7
WRP1: 0x FF 🛛 8	⊻ 9	10	11	✓ 12	13	☑ 14	15
WRP2: 0x FF 16	17	18	19	20	21	22	23
WRP3: 0x FF 24	25	26	27	28	29	30	31

5.2.10 BOOT 下载

针对 CHB2W003、CHB41 芯片,可通过 WCH LinkUtility 工具选择程序下载到程序闪存存储区或系统存储区。

MCU Core:	RISC-V	\sim	Series:	CH32V00X \sim	Address:	0x08000000	~
						0x08000000 0x1FFFF000	

5.2.11 SDI 虚拟串口功能

该功能使用 SIII 接口,实现芯片打印输出功能,该功能需修改打印函数,具体参考相关 EVT 中 SIII_Printf 例程。该功能仅 VI.80 及以上版本支持,使用时需勾选 Enable SIII Printf,且打开 WIH LinkE 的 COM口。

File Target View Help		
ا الح الح الح الح الح الح الح الح الح ال		
MCU Core: RISC-V ~ Series: CH32L10X ~ Address: 0x08000000 ~	Name MCU UID	Value
	Flash Size	
Erase All Program Verify Reset and Run	Read Protect	
Enable MCLL Code Read-Protect O Disable MCLL Code Read-Protect	Link Version	
	Write Protect	
CLK Speed: Middle \checkmark	Disable	Two-Line Interface
☑ Disable Stop-Mode RST ☑ Disable Standby-Mode RST ☑ Enable Soft ☑ DATA0: 0x FF ☑ DATA1: 0x FF	t-Ctrl IWDG 🛛	Enable CAN Busoff Faster
RF 2.4G AccessAddr: 0x CREATE GET SET Creable SDI	Printf	

注:

- (1) 该功能仅 W.80及以上版本支持。
- (2) 该功能仅 WH Linke 支持。

(3) 该功能支持芯片包括 CHERNOS, CHERNO

6 固件更新方式

6.1 Munkiver Studio在线更新

若固件需升级,点击下载按钮时 Mun Kiver Studio 会有弹窗提醒,点击 Yes 启动更新。

6.2 WH LinkUtility 在线更新

若固件需升级,点击下载按钮时 WH LinkUtility 会有弹窗提醒,点击 Yes 启动更新。

Notice	×
WCH-Link need to u	pdate,go on?
是(Y)	否(N)

注:

- (1) WH Link 支持手动在线更新,步骤如下:
 - 长按 IAP键后将 Link上电, 直至蓝灯闪烁;
 - 点击下载按钮时 Mundiver Studio/WH LinkUtility 会有弹窗提醒,点击 Yes 启动更新。

(2) 若 Link 固件更新异常,请通过离线更新方式更新固件。

6.3 WH LindJtility 离线更新(两线方式离线更新)

① 连接 WH Link 与待更新 WH Link

WH Link	待更新 WH LinkE
3V3	3V 3
GND	GND
SWIO	SWEO
SWELK	SWELK

- ② WH Linke 上电,选择待更新 Link 芯片型号(WH Linke 主控芯片为 CH82V30x)
- ③ 待更新 Link 进入 IAP 模式(长按 IAP键后将 Link上电,即通过 USB 口连接电脑上电)
- ④ 点击 Target->Clear All Code Flash-By Power off, 对芯片的用户区进行全部擦除

File Target	view					
Conr Disce	Connect WCH-Link Disconnect		Flach			
MC Que	Query Chip Info			ess: 0x08000000 ~		
Erasi E Prog O E Verif Rese CLF Oue	Erase Chip F9 Program F10 Verify F11 Reset F12		Code Read-Protect		t and Run -Protect	
DA Disa	le Chip R-Prote	ct ect	≥ RST	5	Disable mul-	
Quer WF Enab WF Clea	ry Flash QE Stati ile Flash QE r All Code Flash	-By Pin NRST	5	⊿3 ⊿11	⊠4 ⊠12	
Clea	All Code Flash	-By Power off	Ŀ	⊴19	20	

⑤ 点击 🔤 图标, 解除芯片读保护

Name	Value
MCU UID	
Flash Size	
Read-Protect	Disable
Link Version	

- ⑥ 点击 🔛 图标,添加 Link离线升级固件
- ⑦ 配置选项(编程+校验+复位)

U			"交应"			
			Erase All	Program	🗹 Verify	Reset and Run
8	点击 📴 图杨	,执行	下载			

注:

- (1) 两线方式离线更新仅 WH LinkE 支持。
- (2) 该方式需要有两个 WH LinkE。

(3) Link进入 IAP模式时, 蓝灯闪烁。

6.4 WHISPStudio 串口离线更新

① 连接 WH Link 与 USB转 TIL 模块

WH Link	USB转TIL模块
TX	RK
RX	ТХ
GND	GND

- ② USB转 TTL 模块上电, WCH Link 进入 BOOT 模式(短接图一中 J1 将 Link上电)
- ③ 选择芯片型号: CH549, 下载接口: 串口, 设备列表: 选择 USB转 TTL 模块对应的串口号

心口也许	-			Parameter		
芯片系列	CH54x	\sim	芯片型号	CH549	~	
下载接口	串口	~				
设备列表	COM11				~	Q搜索

- ④ 添加 Link 离线升级固件至目标程序文件
- ⑤ 下载配置

芯片配置	
代码和数据保护模式	开启
使能P5.7作为手工复位输入引脚	开启
上电复位后长延时	关闭
下载完成后运行目标程序	开启
清空DataFlash	开启
清空CodeFlash	开启
LVR门限电压	4.0V
串口免按键下载功能	开启
下载配置脚	P51

⑥ 点击下载按钮

⑦ 点击下载后出现等待设备接入字段,此时将 WH Link 插上 USB 接口,ISP 工具自动开始下载

注: 串口离线更新仅 WH Link支持。

6.5 WHISPStudio USB离线更新

- ① 待更新 Link进入 BOOT模式(短接图一中 J1 或长按 BOOT键后将 Link上电)
- ② WHSPStudio工具会自动弹出适配窗口
- ③ 添加 Link 离线升级固件至目标程序文件
- ④ 下载配置

芯片配置		^
下载波特率	115200	
芯片内存分配	RAMX 32KB + ROM 160KB	
停止模式下低功耗复位	关闭	
待机模式下低功耗复位	关闭	
软件开启IWDG,禁止硬件开启	开启	
读保护	关闭	
清空CodeFlash	开启 WCH-LinkW	
下载完成后执行软复位	开启	
用户数据DATA0	0x00	
用户数据DATA1	0x00	
写保护控制位WRP0	0xFF	
写保护控制位WRP1	0xFF	

⑤ 点击下载按钮

注:

- (1) USB离线更新仅 WH Link WH DAPLink和 WH LinkW 友持。
- (2) WH Linke RO-1v3和 WH DHLink RO-2v0 仅适用固件版本 v2.8及以上版本。
- (3) WH Link Utility工具可通过 Munitiver Studio软件导出。

Tools Flash Window Help	
WCH In-System Programmer	
WCH-LinkE Jtag Update Tool	
GD All-In-One Programmer	
Calculator	
Device Management	
Export WCH-Link RISC-V/ARM MCU ProgramTool	
Export IQMath Lib	

(4) Link离线升级固件位于 Munkiver Studio安装路径和 WH LinkItility安装路径。

- ① WH DPLink升级固件
- ② WH LinkW升级固件
- ③ WHLinkE升级固件
- ④ WH Link MSC-V模式升级固件
- ⑤ WH Link ARM模式升级固件
- ⑥ WH DHLink 离线升级固件
- ⑦ WH Link ARM模式离线升级固件
- ⑧ WH Link MSC-V模式离线升级固件
- ⑨ WHLinkE离线升级固件
- ⑩ WH LinkW离线升级固件

7 WH Linke 高速 JTAG

7.1 模块简介

WTH Link E- RO- 1v3 提供了一个 JTAG 接口,支持四线连接(TMS 线, TCK线, TDI 线和 TDO线), 用于为计算机扩展 JTAG 接口,操作 CPU, DSP、 FPCA 和 CPID 等器件。

文件(F)	操作(A) 查看(V) 帮助(H)
•	🖬 😰 🗊 💯
> 🚺	鼠标和其他指针设备
> ÿ	通用串行总线控制器
× 📮	外部接口
	USB HighSpeed-JTAG/I2C CH347
>	网络适配器
>	系统设备

图三 WH Link E 高速 JTAG 模式

7.2 模块特点

- 作为 Host/Mester 主机模式。
- JTAG接口提供 TMS 线、TCK线、TDI 和 TDD线。
- 支持高速 **USB**数据传输。
- 通过计算机 API 配合,可灵活操作 CPU、DSP、FPCA 和 CPLD等器件。

7.3 模式切换

可通过 WHLinkEJtagUpdRool 工具将 WH LinkE- RO-1v3 升级为高速 JTAG 模式,下载步骤如下: ① WH LinkE- RO-1v3 进入 IAP 模式(长按 IAP 键后将 Link上电,即通过 USB 口连接电脑上电), 此时蓝灯闪烁

② 打开 WHLinkEJtagUpdTool 工具,执行下载(WH LinkE 高速 JTAG升级固件已自动添加)

③ 固件更新完成后,此时蓝灯常亮

Firmware:	IUpdTool\FirmwareList\FIRMWARE_USB_JTAG_CH32V	305.bin	
6	UPDAT	TE FIRM	NARE
11:35:22: 11:35:31:	511>> Begin to update firmware of WCH-LinkE 233>> Succeed!	^	CLEAR Operation

注:

(1) WHLinkEJtagUpdTool 获取网址: <u>https://www.wch.cn/downloads/WCHLinkEJtagUpdTool_ZIP.html</u>

(2) 可通过 WH Link Utility工具离线更新固件, 详情请参考手册 6.3 WH Link Utility离线更新。

(3)WH LinkE高速 JTAG离线升级固件位于 WHLinkEJtagUpdTool 安装路径。

- ① WHLinkE高速 JTAG升级固件
- ② WHLinkE高速 JTAG离线升级固件

7.4 下载流程

① 在 WCH Linke 高速 JTAG模式下,通过 JTAG先将 Bit 程序文件下载到 FPCA中, Bit 文件将操 作 FPCA的 SPI 控制器,将 JTAG数据转换为 SPI 数据写入 Flash,此步骤即将 BIN文件写入,从而实 现其程序固化过程

② 此处选用 FPCA为 Xilinx 的 xc7a35t。编写 CFG 文件,使用 "openoed -f" 指定来调用。将 CFG 文件命名为 ush20j tag, cfg,保存至 openoed exe 文件所在位置

指定 WCH LinkE 高速 JTAG 调试器 adapter driver ch347 ch347 vid_pid 0x1a86 0x55dd

设置 TCK时钟频率 adapter speed 10000

指定操作的 TARGET,加载 OpenOCD中 JTAG-SPI 驱动 source [find cpld/xilinx-xc7.cfg] source [find cpld/jtagspi.cfg]

设置 TARGET 的 IR 命令 set XC7_JSHJIDOWN 0x0d set XC7_JFROGRAM 0x0b set XC7_JSIART 0x0c set XC7_BFPASS 0x3f

下载流程

init # 先下载 Bit 文件至 TARGET pld load 0 bscan_spi_xc7a35t.bit reset halt # 检测 Flash信息 flash probe 0 # 下载 Bin文件至 Flash中 flash write_image erase test.bin 0x0 bin

生效固件操作

irscan xc7.tap \$XC7_JSHUIDOWN irscan xc7.tap \$XC7_JPROGRAM runtest 60000 runtest 2000 irscan xc7.tap \$XC7_BYPASS runtest 2000

exit

③ 在 Windows 终端运行命令: openocd. exe -f usb20jtag. cfg, 执行如下

④ 下载结束,设备正常运行

注:

(1)转换作用的 Bit 文件,可借助 Github开源项目: <u>https://github.com/quartig/bscan_spi_bitstreams</u>

(2) openoed exe 文件所在位置: MunRiver\MunRiver_Studio\toolchain\OpenOCD\bin

8. WHI LinkW使用介绍

81 模块简介

WHH LinkW是一款有线/无线 2.4G 双模仿真调试器,可用于沁恒 HLSC-V 架构 MCU 在线调试和下载,也可用于带有 SVD/JTAG 接口的 ARME芯片在线调试和下载。

8.2 使用方法

8.2.1 有线模式

有线模式仅需要1个WHLinkW 将排针连接MU, USB口连接电脑,即可进行下载调试。



822 无线模式

无线模式需要 2 个 WH LinkW 分为 WH LinkW 注机(连接电脑)和 WH LinkW从机(连接 MU)。 WH LinkW连接电脑枚举成功后,在 2 秒内检测是否有从机匹配,来进行模式切换,若匹配到从机, 则切换至无线模式,此时绿灯点亮;反之,则切换至有线模式,绿灯熄灭。

无线模式下载调试需要用到 2个 WH LinkW 使用步骤如下:

① 从机与 MTU通过两线方式连接,通过 MTU的 U口供电,也可通过充电头或移动电源与从机 USB

口连接,对从机和 MU进行供电

② 待从机上电成功后,主机 USB口连接电脑。主机设备枚举成功后,2秒内匹配到从机,则主机和从机绿灯点亮

③ 无线模式主机和从机匹配成功后,主机和从机都断电则需重复上述步骤,若仅1个断电,可 重新上电进行自动匹配,不必重复上述流程

④ 进行 MU下载调试



注:使用 Code Flash 全擦和电源输出可控功能需通过充电头或移动电源与从机 USB 口连接,对从机和 MCU进行供电。

8.3 无线模式访问地址匹配

WH LinkW使用无线模式进行下载调试时,需保证主机和从机的无线模式访问地址一致。可通过 WH LinkUtility工具设置无线模式访问地址。步骤如下:

① 分别将 WCH LinkW无线模式主机和从机连接电脑,点击 GET 按钮,查询当前主机和从机的访问地址是否一致,若一致且不为 OxE339E339,执行步骤 4,否则执行步骤 2

- ② 点击 **CREATE** 按钮, 创建随机地址
- ③ 点击 SET 按钮,分别设置主机和从机的访问地址

④ 从机连接 MU先上电,之后主机连接电脑,绿灯点亮即可正常使用无线模式

注:

(1) WH LinkW 无线模式访问地址出厂默认为 OxESS ES39.

(2)无线模式时,同一使用环境下,需保证仅有一对 WIH LinkW 无线访问地址一致。若有多对设备, 需使用上述步骤设置不同的无线模式访问地址。

9 典型问题说明

错误提醒	解决方法
使用 Keil 软件下载	1.请参考手册 3.2下载配置完成 Keil 下载配置。



使用 WHLinkEJtagLpdTool 工具更新固件,	1.分析原因,可能是 WH Link E- RO-1v3 上的 Y1
按照手册 7.3 模式切换下载步骤更新固件后,	晶振焊接异常,导致晶振无法正常起振。因此需
WCH Link - RO-1v3上蓝灯不亮,设备管理器无法	重新焊接下 Ⅶ 晶振。
识别设备。	
使用 WCH LinkW无线模式进行下载调试时,	1.请参考手册 8.2.2章节进行操作。
绿灯不亮。	
使用 WCH LinkW 无线模式进行下载调试时,	1.使用上述功能需通过充电头或移动电源与从
Code Flash 全擦和电源输出可控功能不可用。	机 USB口连接,对从机和 MCU进行供电。
使用 WCH LinkW无线模式进行下载调试时,	1. WH LinkW从机在线升级固件需在有线模式下
从机无法在线升级固件。	进行。

注:

(1) 用户程序开启睡眠功能时,不支持调试功能。

(2) 若使用 debug 功能时异常退出,建议重新拔插 Link。

(3) 使用 CHB2F103/CHB2F203/CHB2V103/CHB2V203/CHB2V307 的下载和调试功能时, BOOTO 需接地。

(4) 使用 CHEG9 的调试功能时,用户代码必须小于配置的 RCM空间,具体见 CHEG9DS1 手册表 2-2。

(5) 使用 CHE2 系列芯片的调试功能时,请确保芯片处于读保护关闭状态。

(6) WH Link 典型常见问题可参考: <u>https://www.wch.cn/bbs/thread-100647-1.html</u>

10 驱动安装

10.1 WH Link 驱动

(1) 安装 Munitiver Studio时会自动安装 WH Link 驱动,安装成功后设备管理器如下表所示, 如果驱动安装失败,请打开 Munitiver Studio安装路径下的 LinkDrv 文件夹,手动安装 WHLink文件夹下的 SEIUP. EXE。

(2)安装 WH Linkltility 工具需手动安装 WH Link 驱动,请打开 WH Linkltility 工具文件 目录的 Dry_Link 文件夹,手动安装 WH LinkDry_WHL_S. exe。

设备管理器 驱动路径

書 设备管理器 文件(F) 操作(A) 查看(V) 帮助(H) ● ● □ □ □ □ □ □ □ □ □ □ □	 · · · · · · · · · · · · · · · · · · · ·	MounRiver > MounRiver_Studio > LinkDrv > 突然
 > (1) 親辰和其他指针设备 > ● 通用単行总线控制器 ✓ 型 外部接口 型 WCH-LinkRV > 型 网络适配器 > ● 本 なな没希 	 > (1) 啟标和其他指针设备 > ● 適用車行总线控制器 ● ● 外部接口 ● ● WCH CMSIS-DAP > ● ● 网络适配器 > ■ ● K646 	WCHLinkWCHLink Drive
7 L 353/UK H		WCH-LinkUtility > Drv_Link
		Sime Server Serve

10.2 WH Link 高速 JTAG 驱动

WH LinkE- RO-1v3升级为高速 JTAG模式,需手动安装 WH LinkE 高速 JTAG驱动才能正常使用。 请打开 WHLinkEJtagUpdTool 安装路径下的 Drv 文件夹,手动安装 CHB41 PAR EXE。

设备管理器	驱动路径
	WCHLinkEJtagUpdTool > Drv 名称 强 CH341PAR.EXE

10.3 CDC 驱动

WN7下 CDC 设备安装问题:

- ① 若串口驱动安装成功,则无需以下步骤
- ② 确认路径 B中是否有 usbser.sys 文件,如果缺失,从路径 A 中将其复制到路径 B
- ③ 重新安装 CDC 驱动(驱动路径见上表,请安装对应模式下的 CDC 驱动)

입곱到阵	₽ •	共享▼ 新建文件 次	1. 计算	机 🖡 系統 🕨 Windows	s > System32 > drivers > B
夹	-	名称	修改日期	大王	~
芄		mdmcpq.inf	2017/8/3 15:50	安装信息	
ED .		mdmcpq.PNF	2020/12/16 9:57	预编译的安装信息	
丘访问的位置		usbser.sys	2017/8/3 15:50	系统文件	

注: 若上述步骤不能解决问题, 请参考下方链接

参考资料: https://www.wch.cn/downloads/InstallNoteOn64BitVIN7_2H_PHF.html